

DATA SHEET

SP2739P 原边控制恒流/恒压 AC/DC 控制电路

版本号：V1.0

一、概述

SP2739P 是一款性能优异的原边反馈控制电路，应用于中、小功率 AC/DC 充电器与适配器。控制电路使用原边采样技术进行精确的恒流、恒压控制，可以省去一般应用中的光耦与 TL431。

控制电路 CCM/QR 工作模式可以保证较高的转换效率，一般低输入电压进入 CCM 工作模式，高输入电压下进入 QR 工作模式。芯片最高可在 90KHz 固定工作频率下工作。

在恒流模式下，输出电流可由 CS 引脚外接的采样电阻 R_{CS} 设定。在恒压模式下，芯片多种工作模式可以保证较高的性能和整体转换效率。

此外，芯片内置线缆压降补偿，由此取得良好的负载调整率。SP2739P 在恒压模式下工作于 PWM+PFM 状态，中、轻载时降频工作。芯片工作电流很低，能够实现小于 75mW 待机功耗的应用方案。

SP2739P 提供全面的保护功能，包括逐周期限流保护（OCP）、VDD 过压保护（OVP）、VDD 欠压保护（UVLO）、VDD 钳位、FB 开/短路保护、输出短路保护、输出过压保护、过温保护等。

SP2739P 采用 DIP8 封装。

二、特点

- 全电压范围内具有很高的恒压精度、恒流精度
- 使用原边反馈控制，可省去光耦与 TL431
- CCM/QR 工作模式
- 内部集成高压启动模块，无需启动电阻
- 最高 90KHz 工作频率
- 内置 650V 功率管
- 可调节设定的恒流值与输出功率
- 内置原边反馈恒流控制，自适应峰值电流控制
- 内建原边电感补偿
- 具有良好的动态响应，多模式控制方式提高工作效率
- 全电压范围（85~264V）输入时待机功耗小于 75mW
- 内置环路补偿，不需要外置补偿电容
- 超低的启动电流和工作电流
- 可外部调整的线缆压降补偿
- 内置前沿消隐(LEB)功能
- 集成非常全面的保护功能：VDD 过压保护、VDD 欠压保护、逐周期限流保护、输出短路保护、输出过压保护、过温保护。
- DIP8 封装

三、应用范围

- 手机、数码相机充电器
- 中、小功率电源适配器
- 平板电脑
- 机顶盒电源

四、产品信息

产品型号	封装
SP2739P	DIP8、无铅

五、极限参数：

符号	描述	范围	单位
V_{DRAIN_MAX}	功率管漏源电压	650	V
VDD	电源电压	32	V
V_{FB} 、 V_{CS}	CS,FB 引脚电压	-0.3~7	V
T_J	工作结温范围	-40 to 150	°C
$T_{STORAGE}$	存储温度范围	-55 to 150	°C
T_{LEAD}	焊接温度（焊锡，10 秒）	260	°C

注：超出上述“极限参数”可能对器件造成永久性损坏。工作条件在极限参数规范内可以工作，但不保证其特性。器件长时间工作在极限条件下，可能影响器件的可靠性及寿命。

六、封装热损率

产品封装	θ_{JC} (°C/W)	θ_{JA} (°C/W)
DIP8	20	75

七、推荐工作条件:

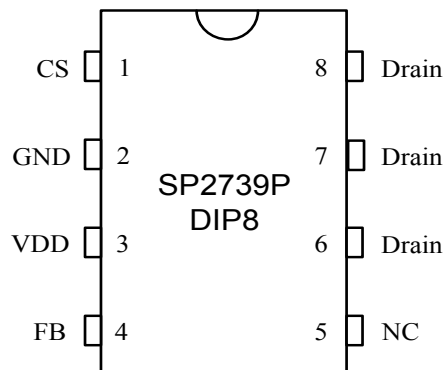
符号	描述	范围	单位
VDD	VDD 脚电压	9~22	V

八、输出功率

电路型号	85Vac~264Vac	
	密闭空间	开放空间
SP2739P	24W	27W

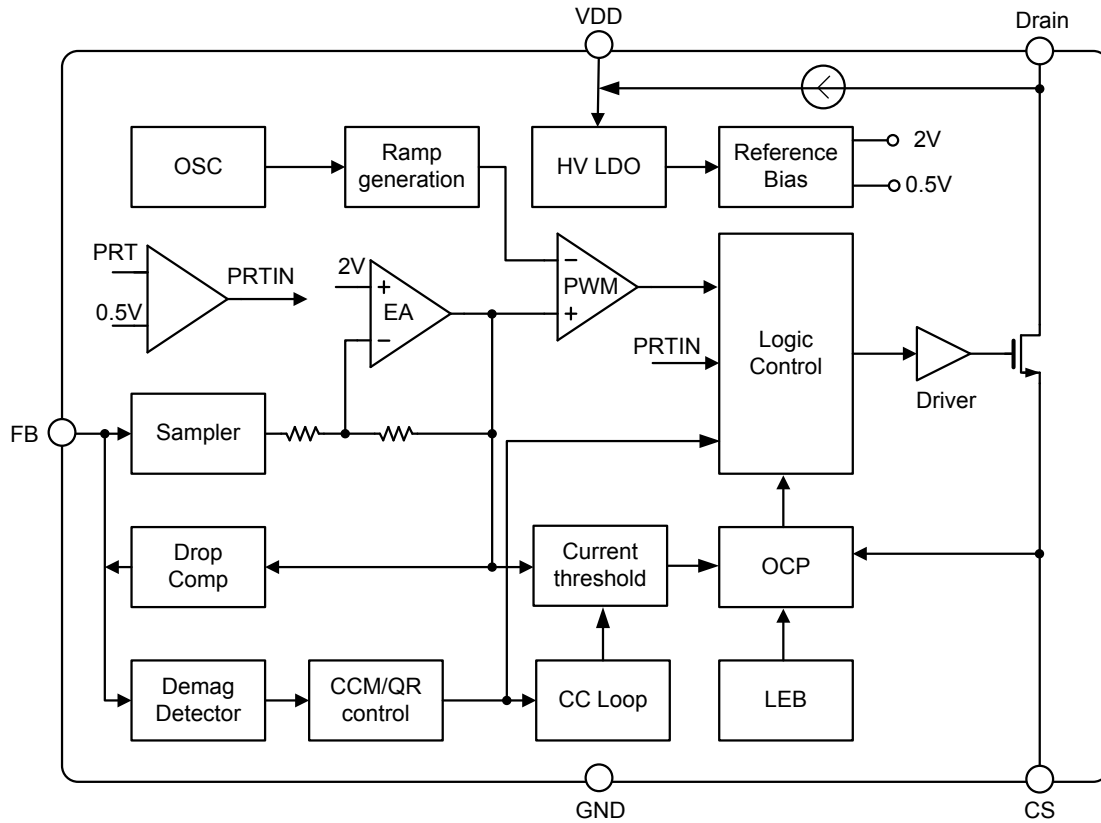
注: 环境温度不高于 50℃, 且 Drain 脚有较大面积覆铜改善散热。

九、引脚定义



序号	名称	功能
1	CS	接地
2	GND	电源
3	VDD	反馈脚
4	FB	电流采样脚
5	NC	
6、7、8	DRAIN	功率管漏极

十、IC 内部框图

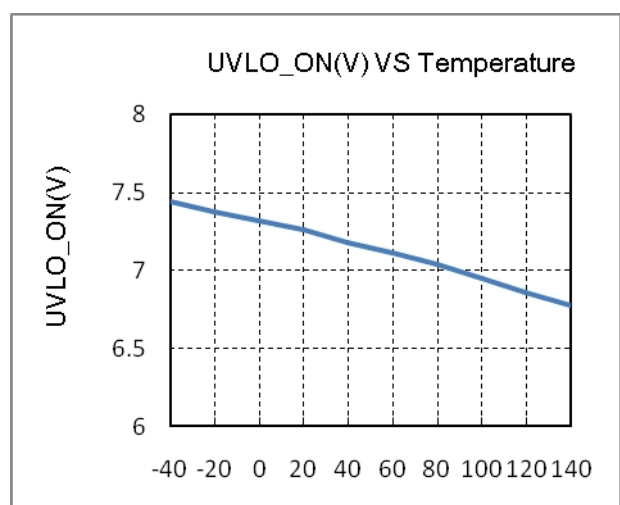
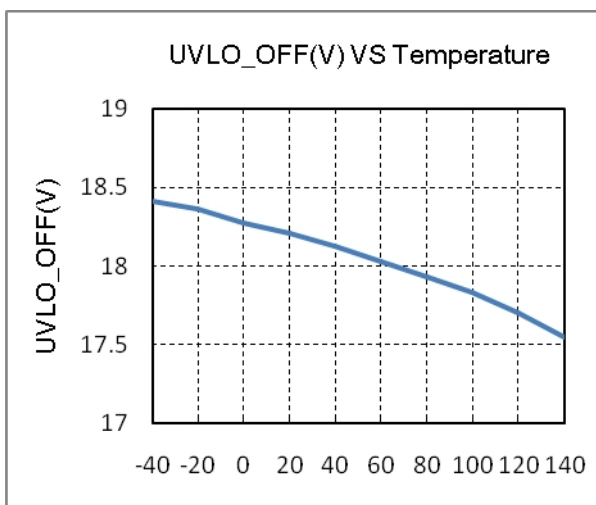
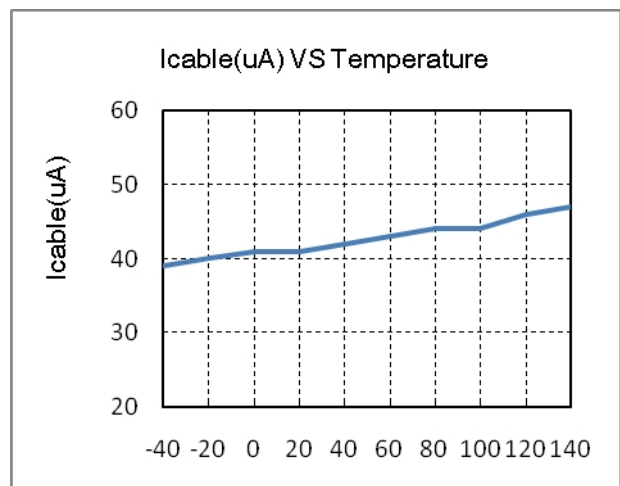
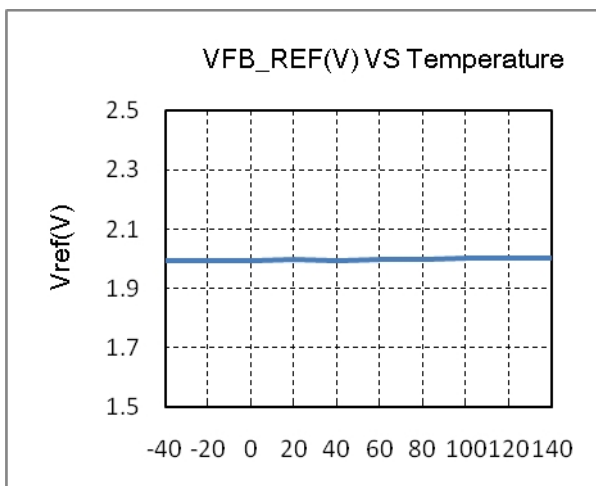
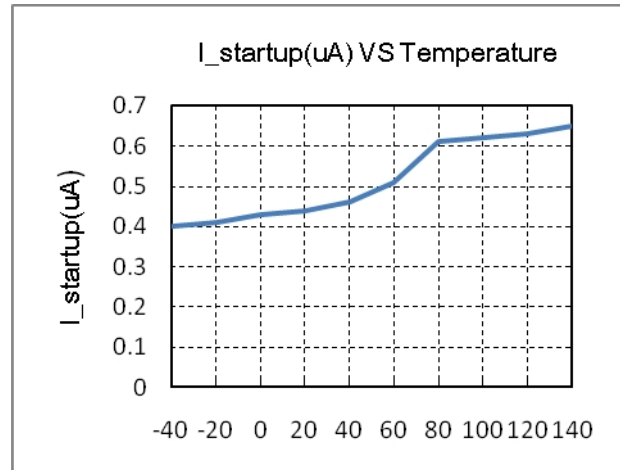
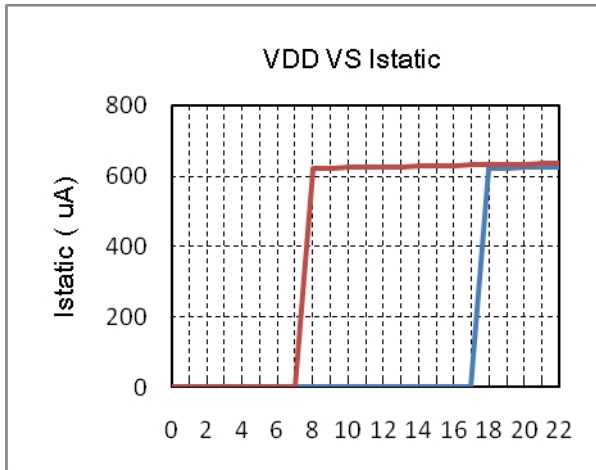


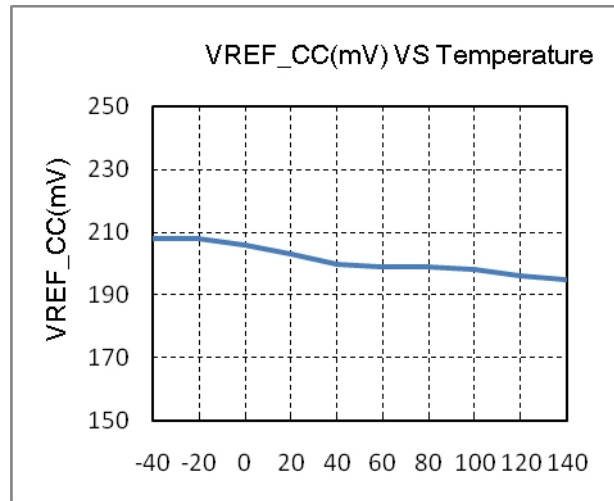
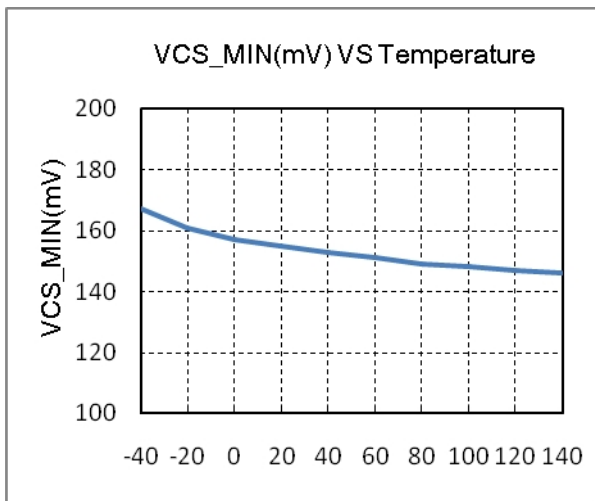
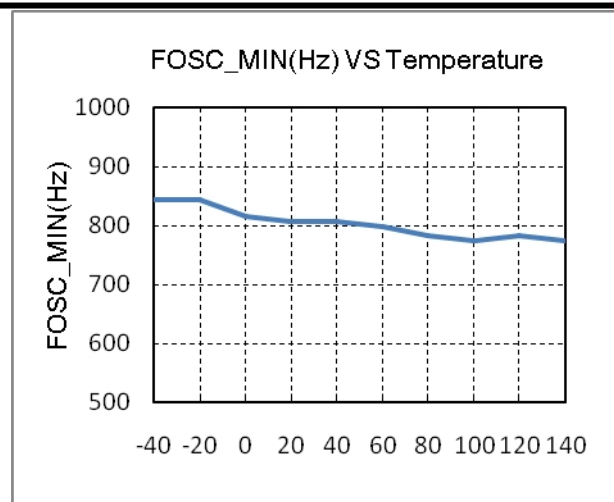
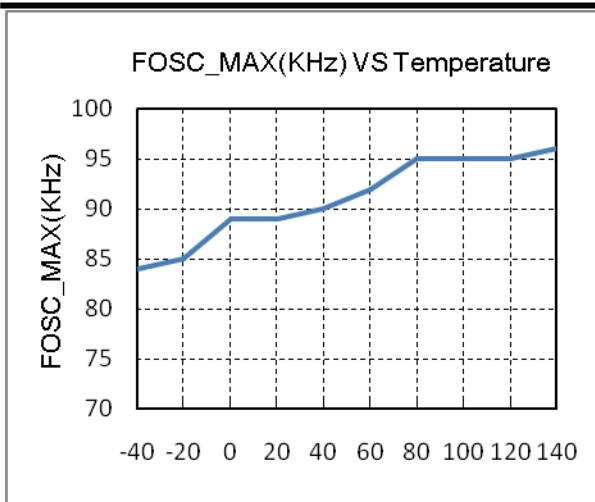
十一、电气参数

(除非特别声明,测试条件是:环境温度 $T_A=25^{\circ}\text{C}$, 电源电压 $V_{DD}=19\text{V}$ 。)

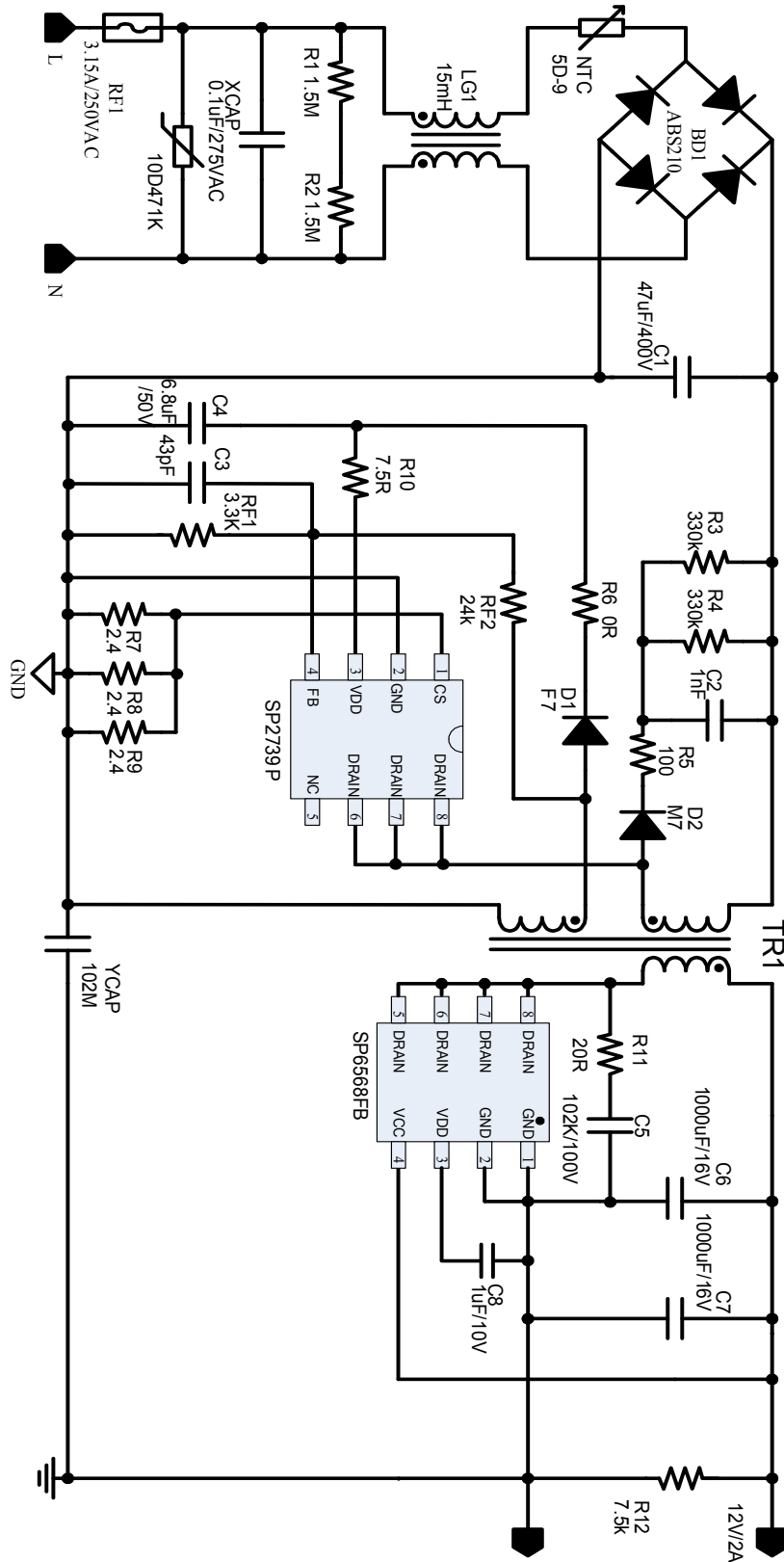
符号	描述	条件	范围			单位
			最小	典型	最大	
电源脚 (VDD)						
I_{Startup}	启动电流	$V_{DD}=\text{UVLO}(\text{OFF})-1\text{V}$		5	15	μA
I_{OP}	工作电流			0.6	1.0	mA
$\text{UVLO}(\text{OFF})$	启动电压	VDD 电压上升至 IC 工作	17	18	19	V
$\text{UVLO}(\text{ON})$	欠压保护	VDD 电压下降至 IC 关闭	6.5	7.5	8.5	V
V_{DD_OVP}	过压保护		23	24	25	V
V_{DD_CLAMP}	钳位电压		27.5	28.5	29.5	V
电流采样输入脚 (CS)						
T_{LEB}	前沿消隐时间			300		nS
$V_{\text{ref_CC}}$	恒流基准电压		194	200	206	mV
$V_{\text{TH_OC_MAX}}$	CS 引脚最大过流保护阈值			700		mV
$V_{\text{CS_MINI}}$	CS 引脚最低阈值			150		mV
$T_{\text{D_OC}}$	过流检测与控制延时			100		nS
$T_{\text{DEMAG_MIN}}$	最小消磁时间			2		μS
反馈电压输入脚 (FB)						
$V_{\text{FB_REF}}$	误差放大器基准电压		1.97	2	2.03	V
$I_{\text{CABLE_MAX}}$	最大线缆压降补偿电流		36	40	44	μA
V_{OVP}	输出过压保护阈值			2.5		V
V_{UVP}	输出欠压保护阈值			1.2		V
频率						
F_{MAX}	最大频率		80	90	100	KHz
D_{MAX}	最大占空比			62		%
Jitter				6		%
F_{MIN}	最小频率			0.8		KHz
F_{SHORT}	输出短路频率			40		KHz
功率管参数						
R_{DSON}	功率管导通电阻			1.2		Ω
BV_{dss}	功率管漏源耐压		650			V
过温保护 (OTP)						
T_{OTP}	过温保护点			160		$^{\circ}\text{C}$
$T_{\text{OTP_REC}}$	过温保护恢复			125		$^{\circ}\text{C}$

十二、典型温度特性曲线



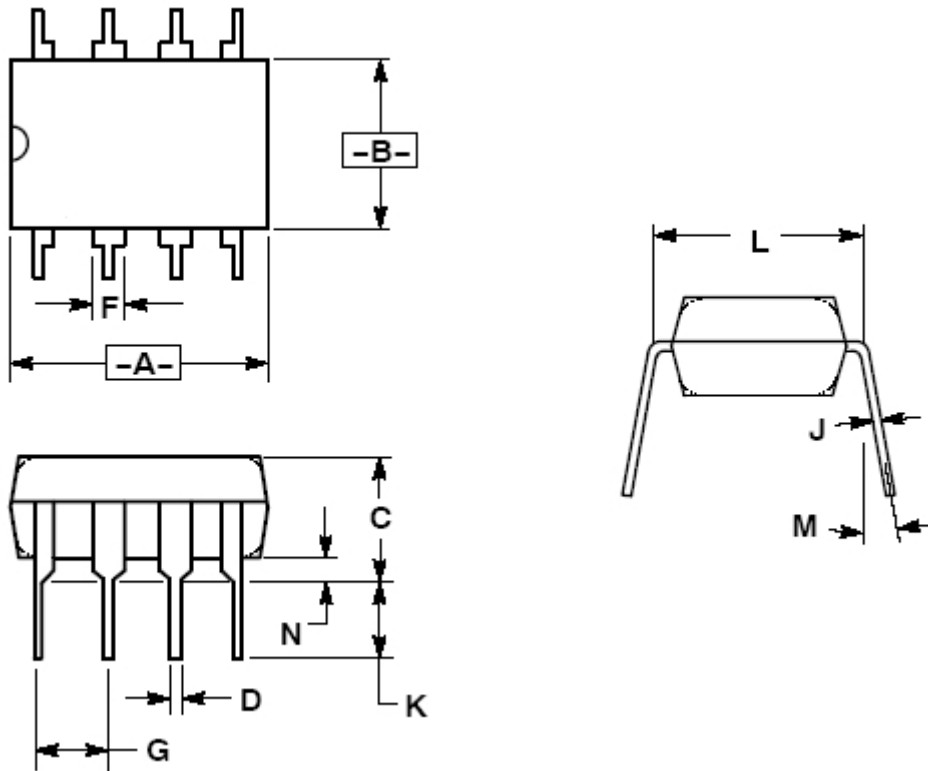


十三、典型应用图



十四、封装外形 (单位: mm)

单位: mm

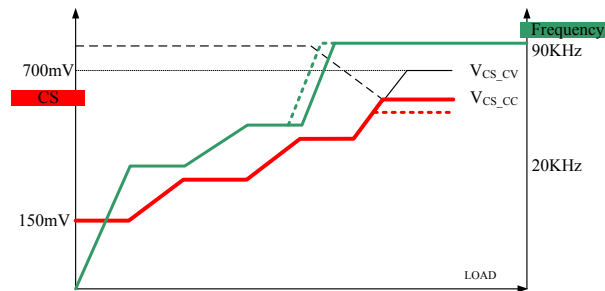


符号	最小	典型	最大
A	9.05	9.25	9.45
B	6.15	6.35	6.55
C	3.6	3.8	4
D	0.44		0.53
F	1.52BSC		
G	2.54BSC		
J	0.25		0.31
K	3.0		
L	7.62BSC		
M	0		0.84
N	0.51		

十五、使用说明

SP2739P 是一款性能优异的原边反馈 AC/DC 控制电路，非常适用于低成本、离线式、中/小功率 AC/DC 充电器与适配器，无需光耦和 TL431。芯片可以工作在 CCM/QR 工作模式，可以在十分精简的外围条件下高精度地实现恒流和恒压控制，可以轻松实现 6 及能效要求。

额定负载下，芯片以固定频率工作，低输入电压条件下，一般工作在 CCM 模式，高输入电压条件下，工作在 QR 工作模式。中载条件下，芯片降低工作频率，以 QR 模式工作，尽量降低开关损耗。当负载很低时，芯片以最低工作频率工作。因此，整个负载范围内，芯片可以实现较高的转换效率。



◆ 启动控制和启动电流

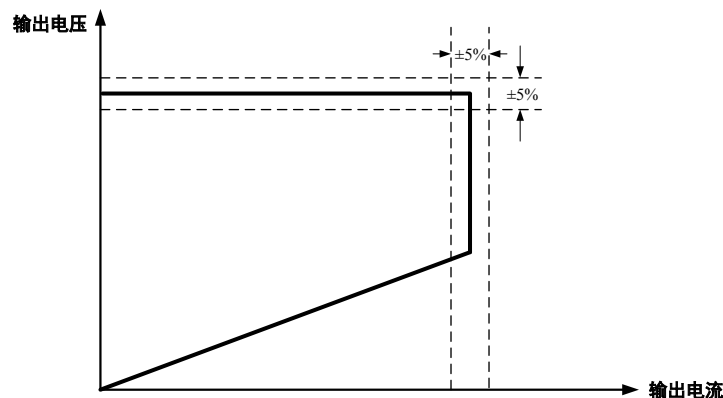
SP2739P 内部集成高压启动模块，启动过程中提供 100uA 启动电流，向 VDD 端电容充电。10uF VDD 电容，启动时间约为 2S，4.7uF 电容启动时间约为 1S。IC 完成启动后，启动电流会关闭以便降低待机功耗。

◆ 工作电流

SP2739P 的工作电流低至 600uA，所以应用中可以实现小于 75mW 的待机功耗和较高的工作效率。

◆ 恒流/恒压模式

SP2739P 具有较好的 CC/CV 控制特性，如下图所示



典型的 CC / CV 曲线

在充电器应用中，未充电的电池首先在恒流状态下进行充电，当电池将要充满时，充电阶段会转换为恒压模式。在电源适配器的应用中，系统正常只工作于恒压状态。

在恒流模式下，系统限定了输出电流，并且不论输出电压如何下降，系统只确保输出电流恒定。而在

恒压模式下，系统通过原边采样来进行输出电压的调整。

◆ 工作过程描述

SP2739P 具有特有的恒流/恒压控制，电源系统可以设计工作于 CCM/DCM 工作模式下，具体可以参见前面的典型应用图。

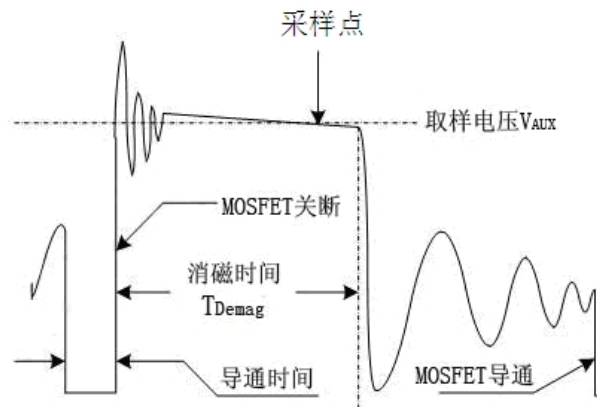
当反激系统下，输出电压可以通过辅助线圈进行采样。在功率 MOSFET 导通阶段，负载电流由输出端电容 C_o 来提供，此时原边电流上升。当功率 MOSFET 关断时，原边电流按下述等式向副边传递：

$$I_s = \frac{N_P}{N_S} \cdot I_P$$

输出电压可以由辅助线圈来反映，采样波形参照下述图，输出电压的计算由下式给出：

$$V_{AUX} = \frac{N_{AUX}}{N_S} \cdot (V_o + \Delta V)$$

上式中 ΔV 表示输出整流二极管的压降。



采样波形

通过在辅助线圈与 FB 之间设置电阻分压电路，辅助线圈的电压在每个消磁阶段将结束的时候被采样，并且这个采样电压将会被保持直到下一个采样周期。采样电压与内部 EA（误差放大器）的参考电压 V_{ref} （2V）进行比较，它们之间的误差将被放大。EA 的输出端反映了负载情况，其电压也决定了控制电路的开关频率，通过这样一个闭环控制，SP2739P 实现了对恒定输出电压的控制。

当采样电压低于 V_{ref} （2V），EA 输出达到最大值时，芯片进入恒流控制状态，开关频率直接由 FB 脚采样电压决定，实现了对恒定输出电流的控制。

◆ 恒流点与输出功率的调整

在 SP2739P 的应用中，系统的恒流输出点与最大输出功率可由 CS 引脚上的采样电阻 R_{CS} 设置，输出电流 I_o 公式由下式给出：

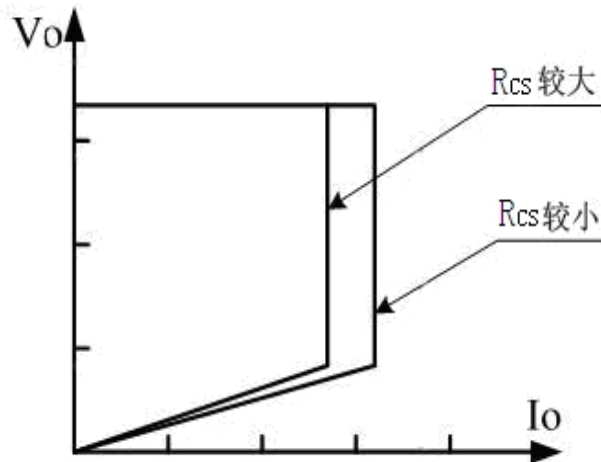
$$I_o = \frac{N_P}{N_S} \frac{V_{CS_avg}}{R_{CS}} \frac{T_{dem}}{T_S}$$

上式中 R_{CS} 为电流采样电阻， V_{CS_AVG} 为 CS 电阻上的平均电压， T_{DEM} 为消磁时间， T_S 为周期。芯片控制恒流基准电压 V_{REF_CC} 为 0.2V，而基准电压由下式给出：

$$V_{CS_avg} \frac{T_{dem}}{T_S} = V_{ref_CC} = 0.2V$$

参考公式，可以得出，CS 电阻、匝比固定条件下，芯片可以实现恒流输出。

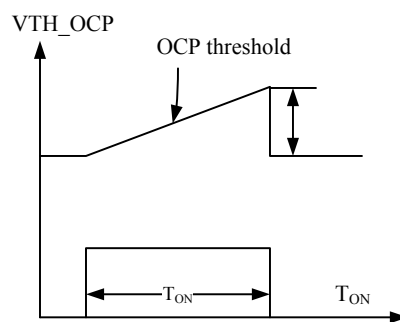
当 CS 电阻发生变化，系统恒流点即发生变化，系统的最大输出功率也随之改变。Rcs 取得越大，恒流点越小，最大输出功率也就越小，反之亦然。参考下图。



输出电压电流曲线

◆ OCP 补偿

SP2739P 内部设有 OCP 补偿模块，可以有效的减小恒流模式中输出电流的变化，OCP 阈值在不同的 AC 输入电压下通过斜率补偿曲线可以自动调节。如下图，在不同的导通时间下，OCP 阈值电压的变化曲线。



OCP 补偿曲线

◆ 工作频率

根据负载情况与工作模式的变化，SP2739P 的工作频率可以自行调整。芯片可以工作在 CCM/QR 工作模式下，最大工作频率为 90KHz。

◆ 可设定的线缆压降补偿

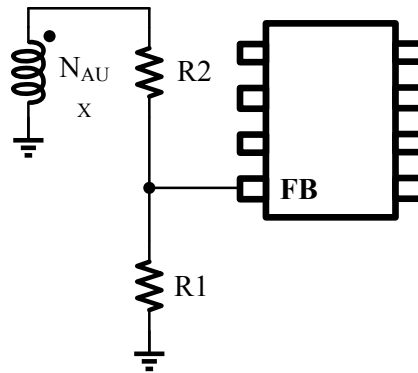
SP2739P 内建了线缆压降补偿功能，以此取得更好的负载调整率。内部的补偿电流流入外部电阻分压网络，由此在 FB 引脚产生一个抵消电压。补偿电流与输出负载成反比，输出线压降补偿由此实现。当输

出由满载向空载变化时，FB 引脚产生的补偿电压也会增大。

值得注意的是，通过改变 FB 引脚分压网络中的电阻值，可以达到不同的补偿效果，获得所需的负载调整率。如下图，最大补偿量是：

$$\Delta V = (I_{CABLE_MAX} \cdot R_2 \times 10^{-6}) \cdot N$$

上式中 N 为次级绕组与辅助绕组之比， ΔV 是输出电压的最大线损补偿量， R_2 是上分压电阻。



◆ 电流采样与前沿消隐

SP2739P 提供逐周期限流保护。功率管电流由连接在 CS 引脚上的采样电阻探测。内部功率管刚打开时，缓冲网络中二极管的反向恢复电流和功率管漏源电容的放电电流在采样电阻上会造成很高的电压尖峰，引起芯片的误判断，而 SP2739P 在 CS 引脚上设置有 300nS 的前沿消隐时间，可以屏蔽这个尖峰对芯片的影响，因此 CS 引脚的外部无需 RC 滤波网络。

◆ 驱动方式

对于电源系统来说，IC 的驱动能力太弱，会加剧 MOS 的导通和开关损耗，而驱动能力太强，会加剧电磁干扰。SP2739P 可根据输出强度和死区时间，控制内部图腾驱动，得到合适的驱动强度，从而平衡损耗和 EMI。

◆ 保护功能

SP2739P 内置了非常丰富的保护功能，以保证电源系统的可靠性。包括 逐周期限流保护 (OCP)，VDD 过压保护 (OVP)，FB 开/短路保护，欠压保护 (UVLO)，输出短路保护，过温保护等。

声明：

- 1、无锡硅动力微电子股份有限公司保留 DATA SHEET 的更改权，恕不另外通知。客户在下单前应获取最新版本资料，并验证相关信息是否完整和最新。
- 2、任何半导体产品在特定条件下都有一定的失效或发生故障的可能，买方有责任在使用本公司产品进行系统设计和整机制造时遵守安全标准并采取安全措施，以避免潜在失败风险可能造成人身伤害或财产损失情况的发生。
- 3、产品提升永无止境，我公司将竭诚为客户提供更优秀的产品。